

# CHAPITRE A3 : LOGIQUE SÉQUENTIELLE

## LECON A3.1 : LES SYSTÈMES SÉQUENTIELS (LES BASCULES)

### I- Fonction mémoire (Rappels)

#### 1- Introduction :

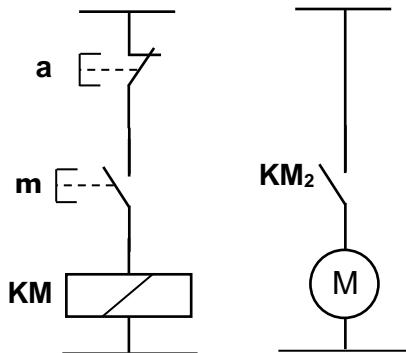
☺ Activité de découverte : Commande d'un moteur (M) par deux boutons poussoirs marche (m) et arrêt (a)

- Logique .....

#### Table de vérité :

m	a	M
0	0	
1	0	
0	0	
0	1	
1	1	

#### Schéma électrique à contacts :



Pour la même combinaison d'entrée (00) on a obtenu la même sortie, il s'agit donc d'un système .....

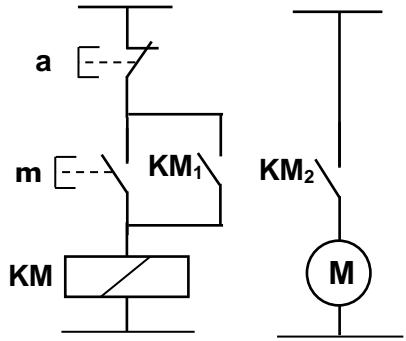
KM : Bobine du contacteur  
KM<sub>1</sub> et KM<sub>2</sub> contacts du contacteur KM

- Logique .....

#### Table de vérité :

m	a	M
0	0	
1	0	
0	0	
0	1	
1	1	

#### Schéma électrique à contacts :



Pour la même combinaison d'entrée (00) on a obtenu deux sorties différentes, il ne s'agit pas donc d'un système combinatoire mais d'un système .....

#### 2- Définition :

Dans un système combinatoire les sorties dépendent uniquement des variables d'entrée, alors dans un système séquentiel, l'état des **sorties** dépend à la fois **des variables d'entrée** et de **l'état antérieur** (**précédent**) **des sorties**.



#### 3- Mémoire :

Une mémoire est un système séquentiel, elle est commandée par une ou deux entrées. Elle possède deux sorties nommées Q et  $\bar{Q}$ .

Elle mémorise continuellement dans le temps la dernière information reçue (soit 1 soit 0).

La mémoire est très utilisée dans les calculatrices, les unités de traitement de l'information puisque c'est elle qui permet de stocker temporairement ou en permanence les données traitées.

Il existe trois types de technologie pour la fonction mémoire :

- Electromagnétique : Relais
- Pneumatique : mémoire pneumatique
- électronique : **Bascule** ; les bascules les plus courantes sont de 4 types RS, JK, D et T

On distingue deux modes de fonctionnement des bascules : asynchrone et synchrone.

## II- Les bascules asynchrones :

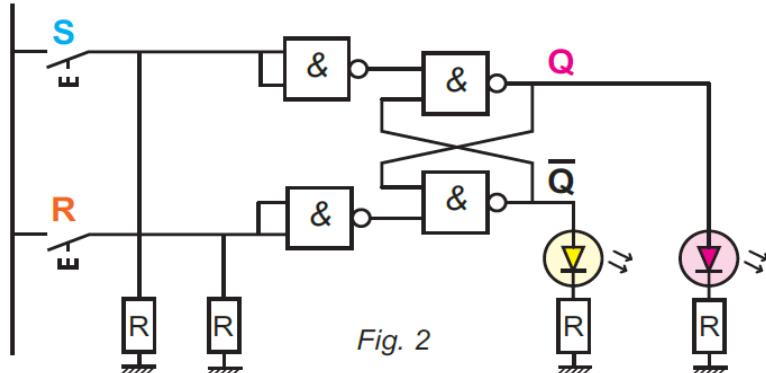
### 1- Bascule RS asynchrone

La bascule est dite **asynchrone** si la sortie ou l'état de mémorisation dépend à tout instant de l'état simultané des entrées.

La bascule **RS** comporte deux entrées **R** et **S** et deux sorties **Q** et  $\bar{Q}$ .

#### ☺ Activité 1 : Bascule RS

1)- Câbler le logigramme de la **figure 2** sur un simulateur logique ou sur une plaque d'essais.



2)- Actionner les boutons S et R dans l'ordre donné dans le tableau suivant:

S	R	$Q_n$	$Q_{n+1}$	Commentaire
0	0	0	0	
0	0	1	1	
0	1	0	0	
0	1	1	1	
1	0	0	0	
1	0	1	1	
1	1	0	0	
1	1	1	1	

### 3)- Analyse de fonctionnement

Répondre aux questions suivantes:

a- Quelle est la fonction du bouton **S**?

b- Quelle est la fonction du bouton **R**?

c- La bascule **RS**, mémorise t - elle son état antérieur?

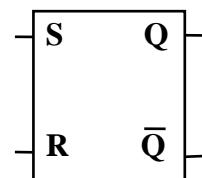
d- Quels sont les états des sorties **Q** et  $\bar{Q}$  obtenus en actionnant simultanément **S** et **R**?

e- Pourquoi appelle-t-on cet état de fonctionnement un «état indéfini»?

### a- Table de vérité réduite

R	S	$Q_{n+1}$	Remarques
0	0		
0	1		
1	0		
1	1	-	interdit

### b- Symbole

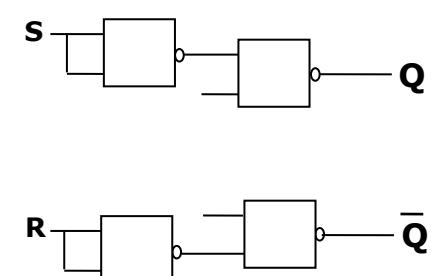
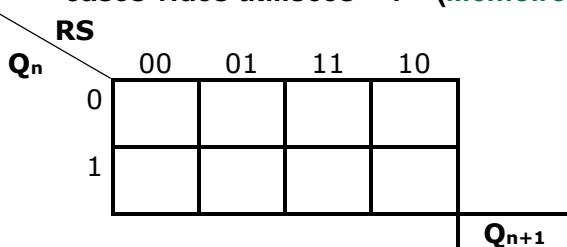


**S** : Set (mise à ....)

**R** : Reset (mise à ....)

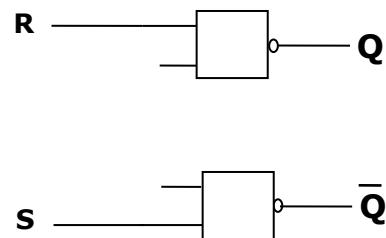
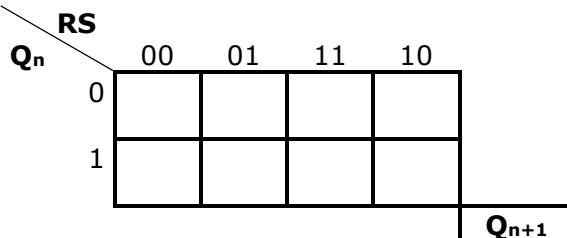
### c-Equation et logigrammes :

- cases vides utilisées « 1 » (Mémoire à marche prioritaire)



$$Q_{n+1} = \begin{cases} 0 & \text{si } R = 1 \\ S \cdot \bar{Q}_n & \text{si } S = 1 \\ \bar{R} \cdot \bar{Q}_n & \text{si } R = 0 \\ S \cdot \bar{R} & \text{si } S = 0 \end{cases}$$

- cases vides non utilisées « 0 » (**Mémoire à arrêt prioritaire**)



$Q_{n+1} = \dots$

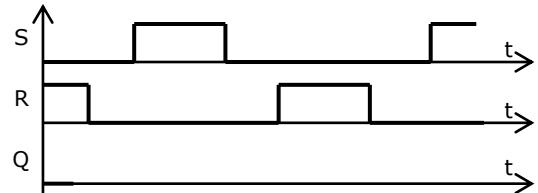
#### d-Diagramme de fluence:



#### e-Table de transition :

	S	R
Enclenchement ( $\epsilon$ )		
Déclenchement ( $\delta$ )		
Maintient à 0 ( $\mu_0$ )		
Maintient à 1 ( $\mu_1$ )		

#### f-Chronogrammes :



## 2- Bascule $\bar{S} \bar{R}$ asynchrone :

Les entrées de chaque bascule R-S sont actives sur un niveau bas

#### Table de vérité :

$\bar{S}$	$\bar{R}$	$Q_{n+1}$
0	0	
0	1	
1	0	
1	1	

#### Réalisation industrielle :

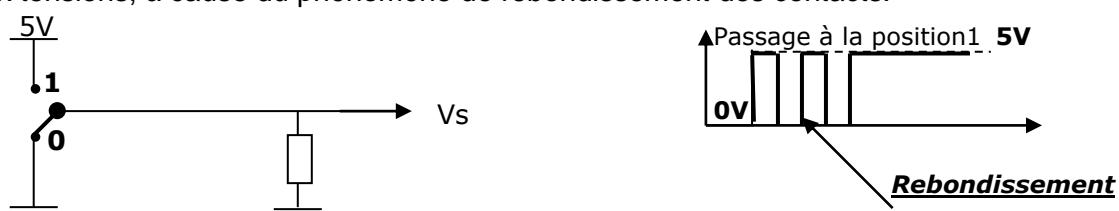
74LS118 : 6 bascules RS (TTL)

SFC74LS279E : 4bascules RS (TTL)

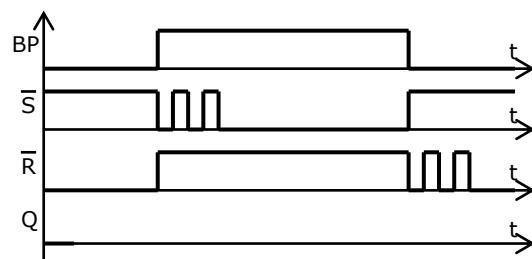
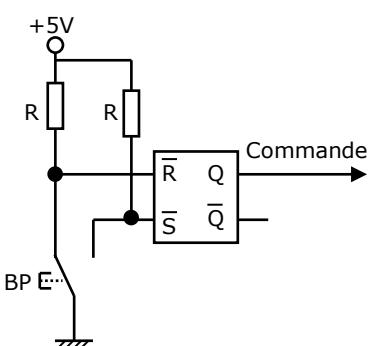
HEF4043B : 4bascules RS (CMOS)

## 3- Résolution des problèmes de rebondissement d'un contact :

Il est pratiquement impossible de construire un interrupteur mécanique dans lequel il n'y aurait qu'une seule transition entre deux tensions, à cause du phénomène de rebondissement des contacts.



Une bascule RS peut être utilisée pour supprimer ce rebondissement qui dure généralement quelques millisecondes, mais qui peut être très gênant pour certaines applications.



### III- Bascules synchrones :

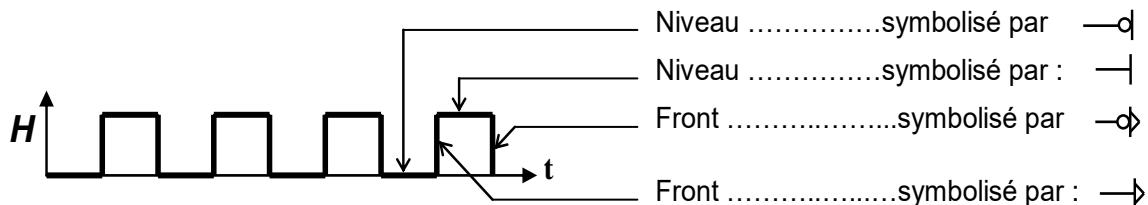
#### 1- Généralités

##### a- Définition

Le changement d'état d'une sortie d'un système séquentiel **synchrone** dépend de l'état des entrées de commande à la présence d'un signal actif de synchronisation appelé **signal d'horloge** (**H** ou **T** ou **CLK**). Alors que dans un système séquentiel **asynchrone** la sortie change d'état seulement à chaque action sur l'une des entrées de commande.

##### b- Modes d'action du signal d'horloge :

Une horloge est un montage électronique fournissant des signaux réguliers dans le temps.



#### 2- Bascule RS synchrone ou RSH

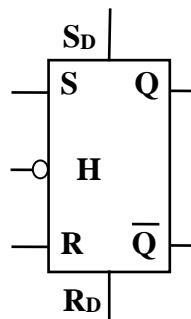
##### a- Symboles :

Les bascules synchrones possèdent généralement des entrées de commande asynchrone nommées **S<sub>D</sub>** et **R<sub>D</sub>** encore appelées entrées de forçage indépendantes du signal d'horloge.

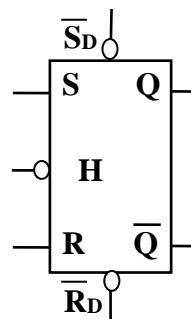
**S<sub>D</sub>** : Set Direct ou Preset : forçage à 1

**R<sub>D</sub>** : Reset Direct ou Clear : forçage à 0

##### Bascules à commande par niveau d'horloge

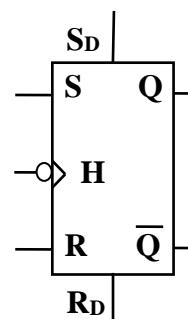


Bascule synchrone RSH à **niveau bas** et à commande asynchrone S<sub>D</sub> et R<sub>D</sub> active.....

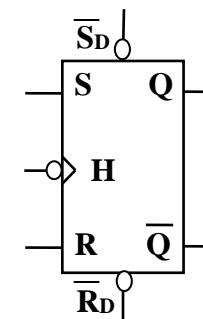


Bascule synchrone RSH à **niveau bas** et à commande asynchrone S<sub>D</sub> et R<sub>D</sub> active.....

##### Bascules à commande par front d'horloge



Bascule synchrone RSH à **front descendant** et à commande asynchrone S<sub>D</sub> et R<sub>D</sub> active.....

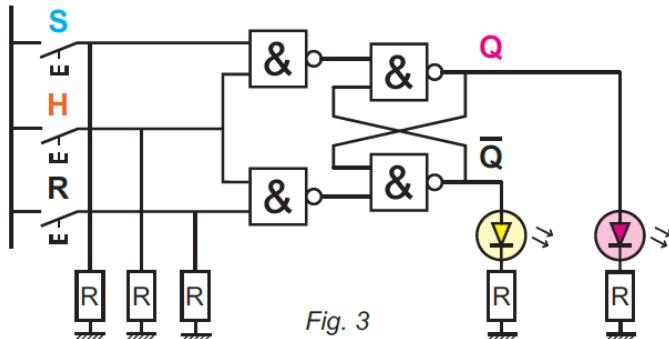


Bascule synchrone RSH à **front descendant** et à commande asynchrone S<sub>D</sub> et R<sub>D</sub> active.....

## b- Table de vérité

### ☺ Activité 2 : Bascule RSH

1)- Câbler le logigramme de la **figure 3** sur simulateur logique ou sur une plaque d'essais.



3)- Répondre aux questions suivantes:

a- Quelle est la condition d'enclenchement ?

.....

b- Quelle est la condition de déclenchement ?

.....

c- Quelles sont les conditions permettant à la sortie Q de maintenir l'état (0 logique) ?

.....

d- Quelles sont les conditions permettant à la sortie Q de maintenir l'état (1 logique) ?

.....

e- Agir simultanément sur les boutons S, R et H. Observer les valeurs des sorties Q et  $\bar{Q}$ . Qu'appelle-t-on cet état de fonctionnement?

.....

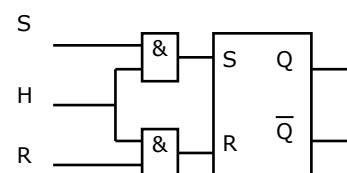
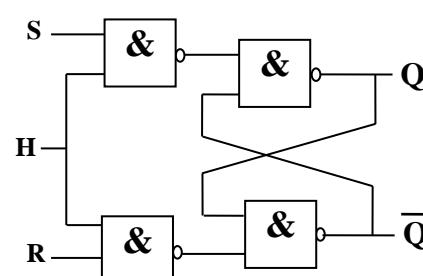
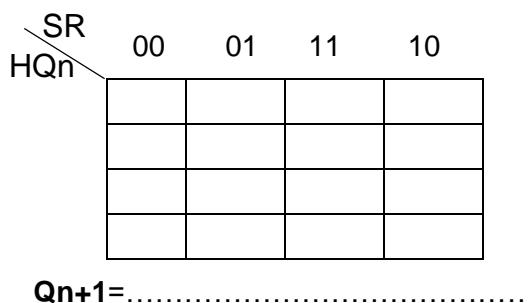
2)- Actionner les boutons S et R dans l'ordre donné dans le tableau suivant:

S	R	H	$Q_n$	$Q_{n+1}$
0	0	0	0	0
0	0	0	1	1
0	0	1	0	0
0	0	1	1	1
0	1	0	0	0
0	1	0	1	1
0	1	1	0	0
1	0	0	0	0
1	0	0	1	1
1	0	1	0	0
1	0	1	1	1
1	1	0	0	0
1	1	0	1	1
1	1	1	0	0
1	1	1	1	1

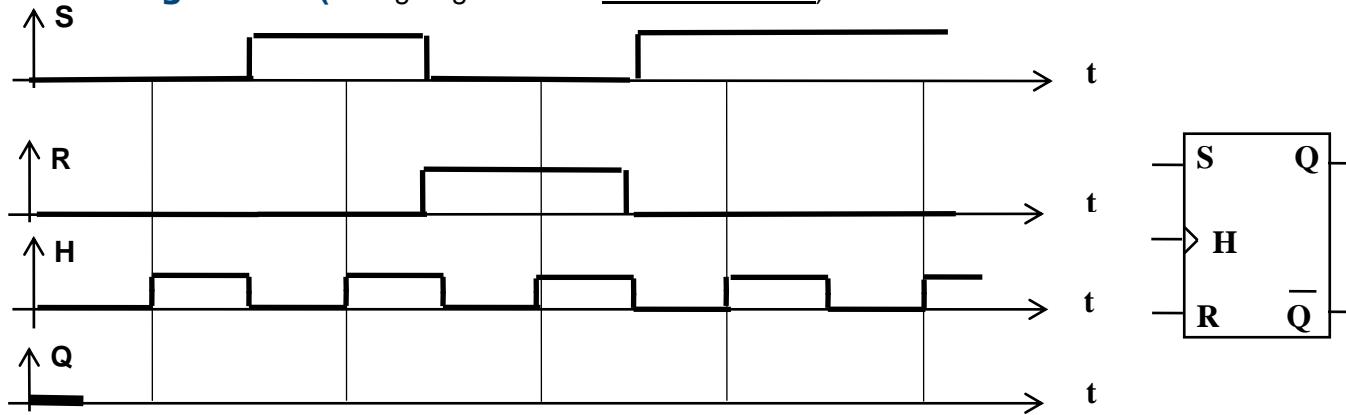
2)- A partir des données précédentes, compléter le tableau suivant:

Fonctionnement	$S_D$	$R_D$	$\bar{S}_D$	$\bar{R}_D$	H	R	S	$Q_{n+1}$	Commentaires
Synchrone	0	0	1	1	0	x	x		
	0	0	1	1	square wave	0	0		
	0	0	1	1	square wave	0	1		
	0	0	1	1	square wave	1	0		
	0	0	1	1	square wave	1	1	-	Interdit (à ne pas employer)
Asynchrone	1	0	0	1	x	x	x		
	0	1	1	0	x	x	x		
	1	1	0	0	x	x	x	-	Etat instable

## c- Logigramme d'une bascule RSH à commande par niveau d'horloge



#### d- Chronogramme (horloge agissant sur un front montant)



### 3- Bascule synchrone JK

#### ☺ Activité 3 : Bascule JKH

1)- Câbler le logigramme de la figure 5 sur simulateur logique ou sur plaque d'essais. Agir sur les boutons J, K et H et compléter le tableau suivant :

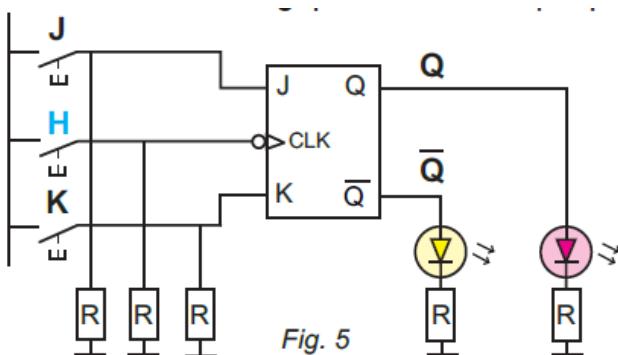


Fig. 5

H	J	K	Q <sub>n</sub>	Q <sub>n+1</sub>
0	0	0	0	
0	0	0	1	
0	0	1	0	
0	0	1	1	
0	1	0	0	
0	1	0	1	
0	1	1	0	
0	1	1	1	
1	0	0	0	
1	0	0	1	
1	0	1	0	
1	0	1	1	
1	1	0	0	
1	1	0	1	
1	1	1	0	
1	1	1	1	

2)- Répondre aux questions suivantes:

a- Quelles sont les conditions d'enclenchement ?

.....

b- Quelles sont les conditions de déclenchement ?

.....

c- A quel instant de transition de H se sont déroulés les changements d'états?

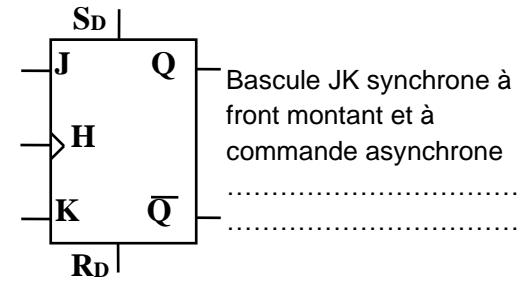
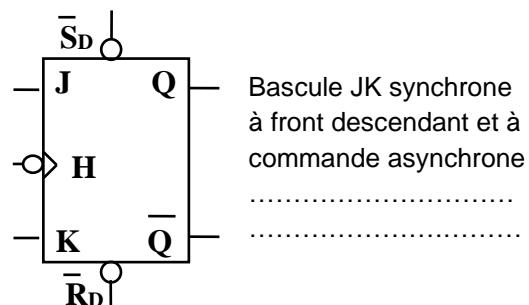
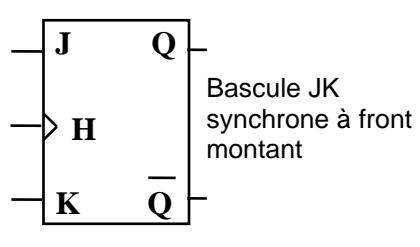
d- Mettre J= 1 et K=1, puis manipuler le bouton H. Quel est le comportement de la bascule à chaque front d'horloge?:

**Définition :** La bascule JK synchrone possède deux entrées J (Enclenchement) et K (déclenchement) et une entrée horloge H. cette bascule élimine la condition indéterminée de la bascule RS.

Si  $J=K=1$  on aura basculement ( $Q_{n+1} = Q_n$ )

J: Jump (sauter)                    K: Knock Down (tomber)

#### a- Symboles :



## b- Table de vérité

			$S_D = \bar{R}_D = -----$	$(S_D = R_D = -----)$	
H	J	K	Qn	Qn+1	Remarques
0	0	0	0		
0	0	1	1		
0	1	0	0		
0	1	1	1		
1	0	0	0		
1	0	1	1		
1	1	0	0		
1	1	1	1		

## c- Equation de la bascule JK

Qn	JK				$Q_{n+1}$
	00	01	11	10	
0					
1					

$$Q_{n+1} = -----$$

## d- Table de vérité réduite :

J	K	Qn+1	Remarques
			Mémorisation
			Mise à 1
			Mise à 0
			Commutation

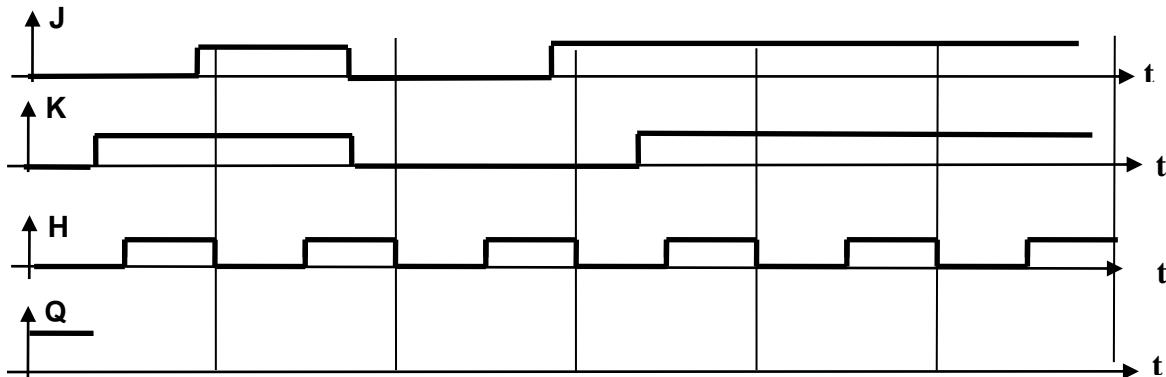
## e- Table de vérité symbolique simplifiée :

J	K	Remarques
		$\mu_0$ Mémorisation de 0
		$\mu_1$ Mémorisation de 1
		$\varepsilon$ Enclenchement
		$\delta$ Déclenchement

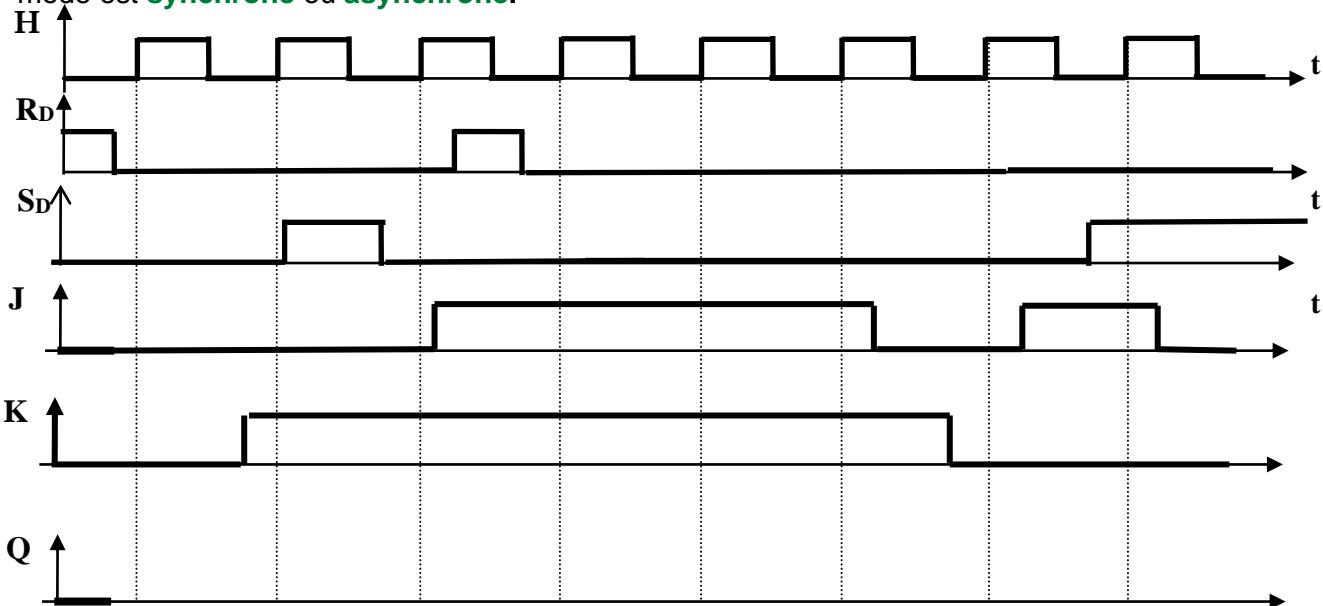
## f- Diagramme de fluence



## g- Chronogramme (horloge agissant sur un front descendant).



☺ Activité : Compléter le chronogramme suivant (horloge agissant sur un front montant). Indiquer si le mode est synchrone ou asynchrone.



## Réalisation industrielle :

Famille TTL : 74LS76, 74LS78, 74LS111, 74LS113, 74LS376...

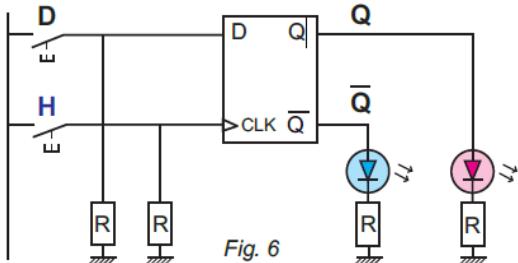
Famille CMOS : 4027, 4095, 4096...

## 4- Bascule synchrone D

### ☺ Activité 3 : Bascule D

1)- Câbler le logigramme de la figure 6 sur simulateur logique ou sur une plaque d'essais.

Agir sur les boutons D et H puis compléter le tableau suivant :



H	D	$Q_n$	$Q_{n+1}$
0	0	0	
0	0	1	
0	1	0	
0	1	1	
↑	0	0	
↑	0	1	
↑	1	0	
↑	1	1	

2)- Répondre aux questions suivantes:

a- Quelle est la condition d'enclenchement?

b- Quelle est la condition de déclenchement ?

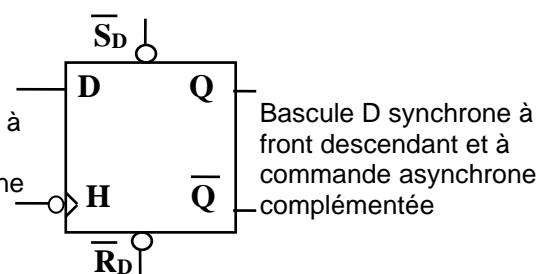
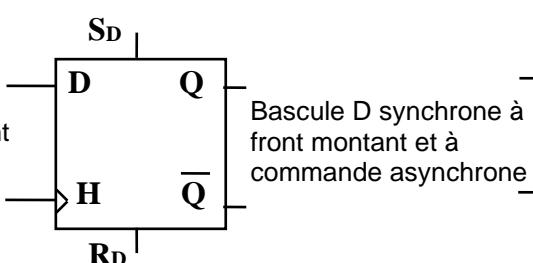
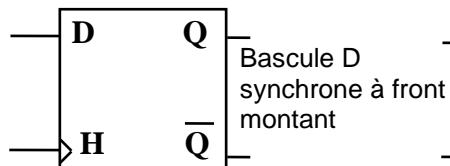
c- A quel instant de transition du signal d'horloge H se sont déroulés les changements d'états de la bascule? .....

d- Débrancher le bouton poussoir D. Brancher l'entrée D de la bascule à sa sortie  $\bar{Q}$ . Agir sur le bouton H plusieurs fois et identifier les états de la sortie Q. Quel est le comportement de la bascule à chaque front d'horloge ?

### Définition :

La **bascule synchrone D** est une bascule à une seule entrée D (Data = Donnée) et une entrée H d'horloge. La sortie Q prend la même valeur que celle présente à l'entrée D quand le signal d'horloge effectue une transition.

### a- Symboles



### b- Table de vérité

$\bar{R}_D = \bar{S}_D = \dots (S_D = R_D = \dots)$			
D	$Q_n$	$Q_{n+1}$	
0	0		
0	1		
1	0		
1	1		

### c- Equation

$$Q_{n+1} = \dots$$

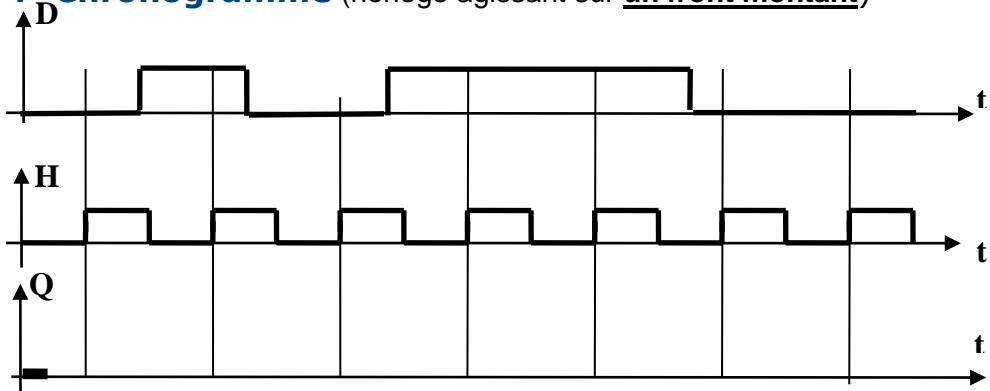
### d- Table de vérité symbolique

D	Remarques	
$\mu_0$	Mémorisation de 0	
$\mu_1$	Mémorisation de 1	
$\epsilon$	Enclenchement	
$\delta$	Déclenchement	

## e- Diagramme de fluence



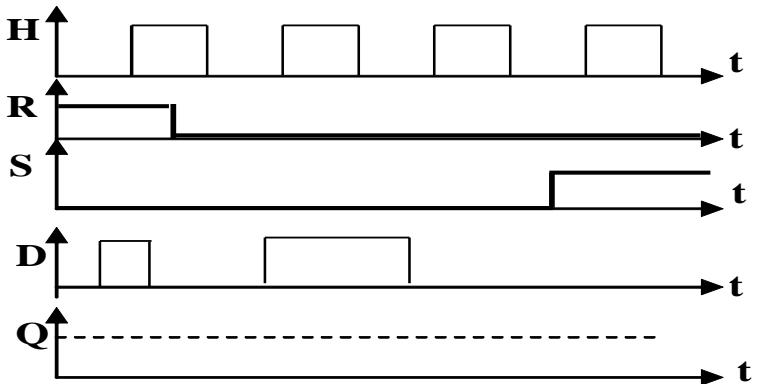
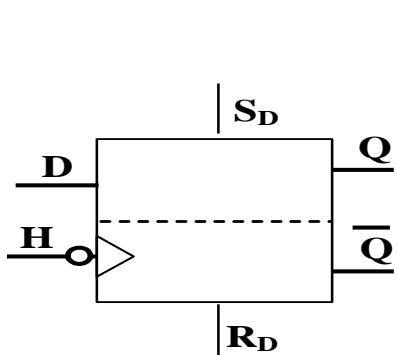
## f- Chronogramme (horloge agissant sur un front montant)



Réalisation industrielle :

Famille TTL : 74LS74,  
74LS75, 74174, 74175,  
74273...  
Famille CMOS : 4013,  
40175...

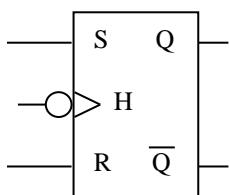
☺ Activité : Compléter le chronogramme de bascule D : (horloge agissant sur un front descendant). Indiquer les modes de fonctionnement **synchrone** ou **asynchrone**.



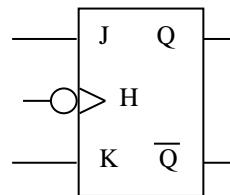
### Remarque :

On peut réaliser une bascule **D** synchrone à partir des bascules **JK** ou **RS** en ajoutant un inverseur sur les entrées **K** ou **R**.

### Partons d'une bascule RS



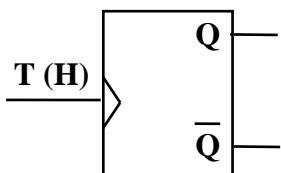
### Partons d'une bascule JK



## 5- Bascule T

La bascule **T** synchrone est déclenchée par le signal d'horloge **H** ; l'unique entrée **T** commande l'état de la bascule . La sortie **Q** change d'état chaque fois que l'entrée **T** passe à l'état logique **1** et conserve son état le reste du temps.

### a- Symbole

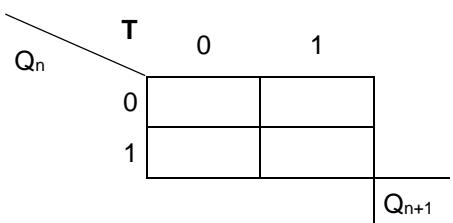


### b- Table de vérité

$H(T)$	$Q_{n+1}$
0	
1	

$H(T)$	$Q_n$	$Q_{n+1}$
0	0	
1	0	
0	1	
1	1	

### c- Equation



### d- Diagramme de fluence



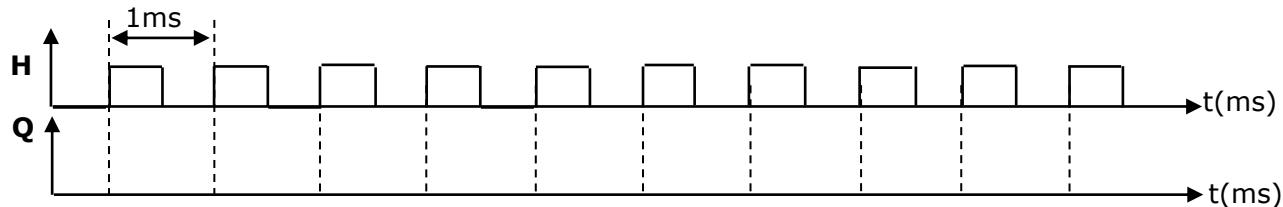
### e- Table de vérité symbolique

T	Remarques	
	$\mu_0$	Mémorisation de 0
	$\mu_1$	Mémorisation de 1
	$\epsilon$	Enclenchement
	$\delta$	Déclenchement

$$Q_{n+1} = \dots$$

### e- Chronogramme (horloge agissant sur un front montant)

1- Compléter la sortie Q initialement nulle.



2- Compléter le tableau suivant

	Période T (ms)	Fréquence f (Hz)
Entrée d'horloge H		
Sortie Q		

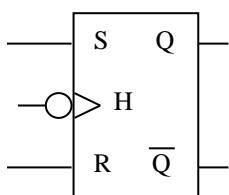
3- Compléter alors la phrase suivante :

La bascule T est un diviseur de fréquence par.....

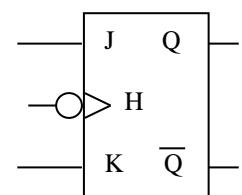
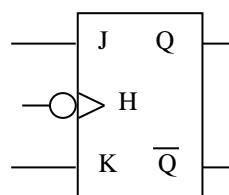
Remarque :

On peut réaliser une bascule T synchrone à partir des bascules RS, RS ou D

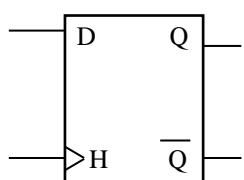
#### Partons d'une bascule RS



#### Partons d'une bascule JK



#### Partons d'une bascule D



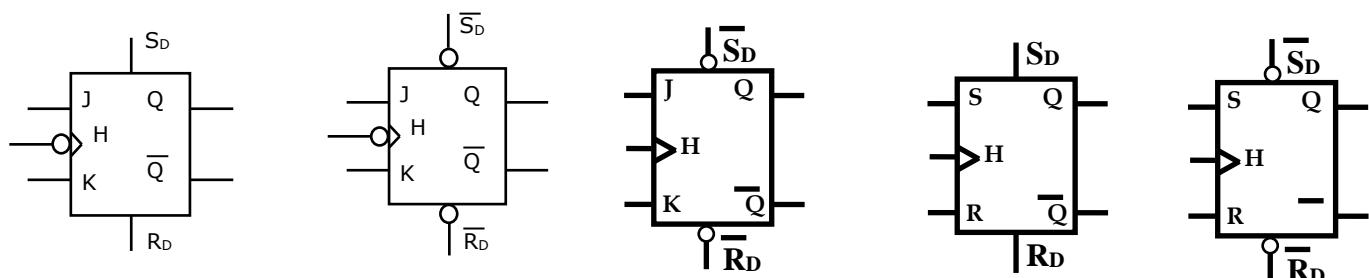
**Conclusion:** la bascule JK est capable de remplacer les trois autres bascules (RS, D, T), on dit qu'elle est universelle

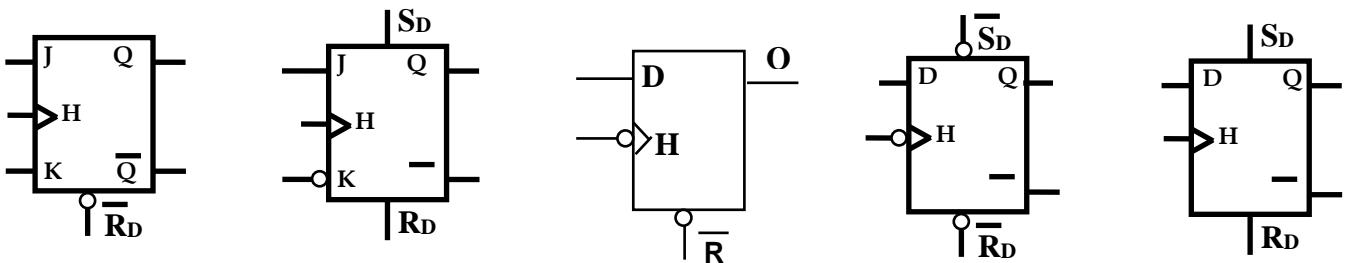
**I- Tableau récapitulatif de fonctionnement des différentes bascules (RS, JK, D et T)**

Type	Symbole	Table de vérité	Table de transition	Diagramme de fluence																																			
Bascule RS Asynchrone		<table border="1"> <thead> <tr> <th>S</th><th>R</th><th><math>Q_{n+1}</math></th></tr> </thead> <tbody> <tr><td>0</td><td>0</td><td><math>Q_n</math></td></tr> <tr><td>1</td><td>0</td><td>1</td></tr> <tr><td>0</td><td>1</td><td>0</td></tr> <tr><td>1</td><td>1</td><td>--</td></tr> </tbody> </table>	S	R	$Q_{n+1}$	0	0	$Q_n$	1	0	1	0	1	0	1	1	--	<table border="1"> <thead> <tr> <th><math>Q_n</math></th><th><math>Q_{n+1}</math></th><th>S</th><th>R</th></tr> </thead> <tbody> <tr><td><math>\varepsilon</math></td><td>0</td><td>1</td><td>1 0</td></tr> <tr><td><math>\delta</math></td><td>1</td><td>0</td><td>0 1</td></tr> <tr><td><math>\mu_0</math></td><td>0</td><td>0</td><td>0 <math>\emptyset</math></td></tr> <tr><td><math>\mu_1</math></td><td>1</td><td>1</td><td><math>\emptyset</math> 0</td></tr> </tbody> </table>	$Q_n$	$Q_{n+1}$	S	R	$\varepsilon$	0	1	1 0	$\delta$	1	0	0 1	$\mu_0$	0	0	0 $\emptyset$	$\mu_1$	1	1	$\emptyset$ 0	
S	R	$Q_{n+1}$																																					
0	0	$Q_n$																																					
1	0	1																																					
0	1	0																																					
1	1	--																																					
$Q_n$	$Q_{n+1}$	S	R																																				
$\varepsilon$	0	1	1 0																																				
$\delta$	1	0	0 1																																				
$\mu_0$	0	0	0 $\emptyset$																																				
$\mu_1$	1	1	$\emptyset$ 0																																				
Bascule RS synchrone		<table border="1"> <thead> <tr> <th>S</th><th>R</th><th><math>Q_{n+1}</math></th></tr> </thead> <tbody> <tr><td>0</td><td>0</td><td><math>Q_n</math></td></tr> <tr><td>1</td><td>0</td><td>1</td></tr> <tr><td>0</td><td>1</td><td>0</td></tr> <tr><td>1</td><td>1</td><td>--</td></tr> </tbody> </table>	S	R	$Q_{n+1}$	0	0	$Q_n$	1	0	1	0	1	0	1	1	--	<table border="1"> <thead> <tr> <th><math>Q_n</math></th><th><math>Q_{n+1}</math></th><th>S</th><th>R</th></tr> </thead> <tbody> <tr><td><math>\varepsilon</math></td><td>0</td><td>1</td><td>1 0</td></tr> <tr><td><math>\delta</math></td><td>1</td><td>0</td><td>0 1</td></tr> <tr><td><math>\mu_0</math></td><td>0</td><td>0</td><td>0 <math>\emptyset</math></td></tr> <tr><td><math>\mu_1</math></td><td>1</td><td>1</td><td><math>\emptyset</math> 0</td></tr> </tbody> </table>	$Q_n$	$Q_{n+1}$	S	R	$\varepsilon$	0	1	1 0	$\delta$	1	0	0 1	$\mu_0$	0	0	0 $\emptyset$	$\mu_1$	1	1	$\emptyset$ 0	
S	R	$Q_{n+1}$																																					
0	0	$Q_n$																																					
1	0	1																																					
0	1	0																																					
1	1	--																																					
$Q_n$	$Q_{n+1}$	S	R																																				
$\varepsilon$	0	1	1 0																																				
$\delta$	1	0	0 1																																				
$\mu_0$	0	0	0 $\emptyset$																																				
$\mu_1$	1	1	$\emptyset$ 0																																				
Bascule JK synchrone		<table border="1"> <thead> <tr> <th>J</th><th>K</th><th><math>Q_{n+1}</math></th></tr> </thead> <tbody> <tr><td>0</td><td>0</td><td><math>Q_n</math></td></tr> <tr><td>1</td><td>0</td><td>1</td></tr> <tr><td>0</td><td>1</td><td>0</td></tr> <tr><td>1</td><td>1</td><td><math>Q_n</math></td></tr> </tbody> </table>	J	K	$Q_{n+1}$	0	0	$Q_n$	1	0	1	0	1	0	1	1	$Q_n$	<table border="1"> <thead> <tr> <th><math>Q_n</math></th><th><math>Q_{n+1}</math></th><th>J</th><th>K</th></tr> </thead> <tbody> <tr><td><math>\varepsilon</math></td><td>0</td><td>1</td><td>1 <math>\emptyset</math></td></tr> <tr><td><math>\delta</math></td><td>1</td><td>0</td><td><math>\emptyset</math> 1</td></tr> <tr><td><math>\mu_0</math></td><td>0</td><td>0</td><td>0 <math>\emptyset</math></td></tr> <tr><td><math>\mu_1</math></td><td>1</td><td>1</td><td><math>\emptyset</math> 0</td></tr> </tbody> </table>	$Q_n$	$Q_{n+1}$	J	K	$\varepsilon$	0	1	1 $\emptyset$	$\delta$	1	0	$\emptyset$ 1	$\mu_0$	0	0	0 $\emptyset$	$\mu_1$	1	1	$\emptyset$ 0	
J	K	$Q_{n+1}$																																					
0	0	$Q_n$																																					
1	0	1																																					
0	1	0																																					
1	1	$Q_n$																																					
$Q_n$	$Q_{n+1}$	J	K																																				
$\varepsilon$	0	1	1 $\emptyset$																																				
$\delta$	1	0	$\emptyset$ 1																																				
$\mu_0$	0	0	0 $\emptyset$																																				
$\mu_1$	1	1	$\emptyset$ 0																																				
Bascule D synchrone		<table border="1"> <thead> <tr> <th>D</th><th><math>Q_{n+1}</math></th></tr> </thead> <tbody> <tr><td>0</td><td>0</td></tr> <tr><td>1</td><td>1</td></tr> </tbody> </table>	D	$Q_{n+1}$	0	0	1	1	<table border="1"> <thead> <tr> <th><math>Q_n</math></th><th><math>Q_{n+1}</math></th><th>D</th></tr> </thead> <tbody> <tr><td><math>\varepsilon</math></td><td>0</td><td>1</td></tr> <tr><td><math>\delta</math></td><td>1</td><td>0</td></tr> <tr><td><math>\mu_0</math></td><td>0</td><td>0</td></tr> <tr><td><math>\mu_1</math></td><td>1</td><td>1</td></tr> </tbody> </table>	$Q_n$	$Q_{n+1}$	D	$\varepsilon$	0	1	$\delta$	1	0	$\mu_0$	0	0	$\mu_1$	1	1															
D	$Q_{n+1}$																																						
0	0																																						
1	1																																						
$Q_n$	$Q_{n+1}$	D																																					
$\varepsilon$	0	1																																					
$\delta$	1	0																																					
$\mu_0$	0	0																																					
$\mu_1$	1	1																																					
Bascule T synchrone		<table border="1"> <thead> <tr> <th>T</th><th><math>Q_{n+1}</math></th></tr> </thead> <tbody> <tr><td>0</td><td><math>Q_n</math></td></tr> <tr><td>1</td><td><math>\bar{Q}_n</math></td></tr> </tbody> </table>	T	$Q_{n+1}$	0	$Q_n$	1	$\bar{Q}_n$	<table border="1"> <thead> <tr> <th><math>Q_n</math></th><th><math>Q_{n+1}</math></th><th>T</th></tr> </thead> <tbody> <tr><td><math>\varepsilon</math></td><td>0</td><td>1</td></tr> <tr><td><math>\delta</math></td><td>1</td><td>0</td></tr> <tr><td><math>\mu_0</math></td><td>0</td><td>0</td></tr> <tr><td><math>\mu_1</math></td><td>1</td><td>1</td></tr> </tbody> </table>	$Q_n$	$Q_{n+1}$	T	$\varepsilon$	0	1	$\delta$	1	0	$\mu_0$	0	0	$\mu_1$	1	1															
T	$Q_{n+1}$																																						
0	$Q_n$																																						
1	$\bar{Q}_n$																																						
$Q_n$	$Q_{n+1}$	T																																					
$\varepsilon$	0	1																																					
$\delta$	1	0																																					
$\mu_0$	0	0																																					
$\mu_1$	1	1																																					

Remarque :

En général les bascules synchrones comportent deux entrées supplémentaires dites asynchrones, qui sont prioritaires par rapport aux entrées synchrones, elles sont encore appelées : entrées de forçage à 1 ( $S_D$  : set direct) et de forçage à 0 ( $R_D$  : reset direct).





Il ya d'autre cas que je n'ai pas situé.

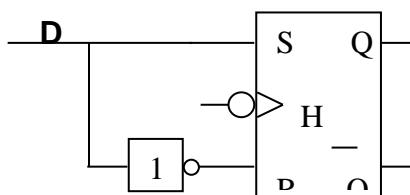
## **II- Bascules équivalentes :**

### **1- Réalisation d'une bascule D :**

On peut réaliser une bascule **D** synchrone à partir des bascules **JK** ou **RS** en ajoutant un inverseur sur les entrées **K** ou **R**.

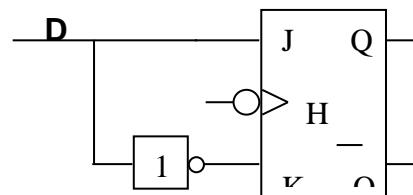
#### **Partons d'une bascule RS**

$$S=D \text{ et } R=\bar{D}$$



#### **Partons d'une bascule JK**

$$J=D \text{ et } K=\bar{D}$$

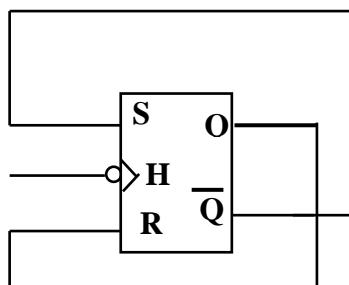


### **2- Réalisation d'une bascule T :**

On peut réaliser une bascule **T** synchrone à partir des bascules **JK**, **RS** ou **D**

#### **Partons d'une bascule RS**

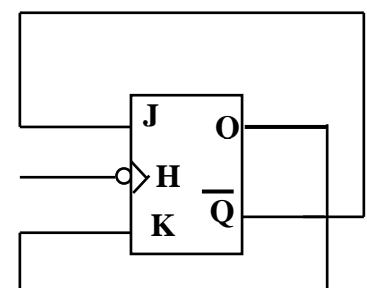
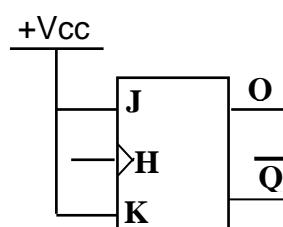
$$S=\bar{Q} \text{ et } R=Q$$



$$J=1 \text{ et } K=1$$

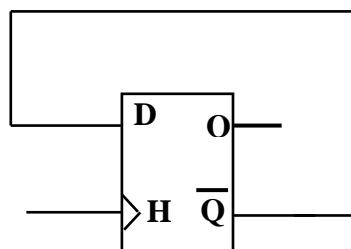
**ou bien**

$$J=\bar{Q} \text{ et } K=Q$$



#### **Partons d'une bascule JK**

$$D=\bar{Q}$$



**Conclusion:** la bascule **JK** est capable de remplacer les trois autres bascules(**RS**, **D**, **T**), on dit qu'elle est universelle